采购招标项目参数要求

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 项目名称 | | EDA实验开发系统 | 采购数量 | 70套 |
| 供货时间 | | 2019-8-29 | 供货地点 | EDA实验室 |
| 售后服务要求 | | 保修3年以上 | 安装调试要求 | 安装对应正版软件系统 |
| 项目概述：EDA实验系统包括以5CSXFC6D6F31C6N芯片为控制中心包含高速AD/DA转换电路、摄像采集模块、LCD液晶屏、存储器件、通讯部分、传感器模块及相应扩展接口等外围电路的实验开发教学系统。 | | | | |
| **重要技术指标（必填）** | | | | |
| 序号 | 指标名称 | 参数明细 | | |
| 1 | 主芯片型号 | 5CSXFC6D6F31C6N； | | |
| 2 | 开发平台 | 提供正版开发平台，包括：DSPBuilder18.0、Quartus Prime。提供Linux 开发环境和相关案例和代码，提供图像处理相关案例和代码。 | | |
| 3 | 高速AD/DA转换电路 | 高速ADC：≧100 MSPS采样率，通道数≧2  高速DAC：≧125 MHz时钟速率DDS，通道数≧2 | | |
| 4 | 摄像采集模块 | 分辨率：≧640\*480；输出格式：YUV/YCbCr4:2：2、RGB565/555/444、GRB4:2：2、RawRGBData；最大帧率：≧30fps；信噪比：≧46dB；动态范围：≧52dB | | |
| 5 | LCD液晶屏 | 7寸TFT液晶屏，分辨率：≧800\*480；1215K字节帧缓冲显示；24位图形；带触摸功能，具有自动power-down功能； | | |
| 6 | 提供OPENCL开发平台 | 提供配套OPENCL 18.0 BSP的编译测试案例和代码 | | |
| 7 | 存储器件部分 | FPGA 端 64MB SDRAM，HPS 端 1GB DDR3 SDRAM，HPS 端 Micro SD 卡槽； | | |
| 8 | 通讯部分 | 2个USB 2.0 Host 端口 ；HPS 端 USB 转 UART；HPS 端 10/100/1000 以太网接口；PS/2 鼠标/键盘连接器；IR 收发器；RS232接口；RS485接口；Can接口 | | |
| 9 | 扩展接口部分 | 1 个 40 引脚扩展界面，电平 3.3V；1 个 172引脚高速连接头，支持 JTAG，时钟输出/输入，高速 LVDS 信号以及单端信号；1 个 10 引脚 ADC 输入接口；1 个 LTC 连接头 | | |
| 10 | 传感器部分 | 重力传感器，温度传感器，光强传感器； | | |
| **一般技术指标（选填，不作为评标依据）** | | | | |
| 序号 | 指标名称 | 参数明细 | | |
| 1 | 配置和调试部分 | EPCS128 | | |
| 2 | 音频部分 | 24-bit CODEC，line-in，line-out，microphone插孔 | | |
| 3 | 视频输入 | TV 译码器 (NTSC/PAL/SECAM) 和 TV 输入连接头、128x64 点阵式背光 LCD 显示屏 | | |
| 4 | 直流电机和步进电机 | RF-500TB-12560 12V直流电机，4相5线5V步进电机28BYJ-48-5V | | |